

# Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/005322

International filing date: 24 March 2005 (24.03.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP  
Number: 2004-109779  
Filing date: 02 April 2004 (02.04.2004)

Date of receipt at the International Bureau: 02 June 2005 (02.06.2005)

Remark: Priority document submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b)



World Intellectual Property Organization (WIPO) - Geneva, Switzerland  
Organisation Mondiale de la Propriété Intellectuelle (OMPI) - Genève, Suisse

日 本 国 特 許 庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日  
Date of Application: 2 0 0 4 年 4 月 2 日

出 願 番 号  
Application Number: 特 願 2 0 0 4 - 1 0 9 7 7 9

パリ条約による外国への出願  
に用いる優先権の主張の基礎  
となる出願の国コードと出願  
番号  
J P 2 0 0 4 - 1 0 9 7 7 9  
The country code and number  
of your priority application,  
to be used for filing abroad  
under the Paris Convention, is

出 願 人  
Applicant(s): 松下電器産業株式会社

2 0 0 5 年 5 月 2 0 日

特許庁長官  
Commissioner,  
Japan Patent Office

小 川



【書類名】	特許願
【整理番号】	2161750415
【提出日】	平成16年 4月 2日
【あて先】	特許庁長官殿
【国際特許分類】	H01C 7/10
【発明者】	
【住所又は居所】	大阪府門真市大字門真 1 0 0 6 番地
【氏名】	松下電子部品株式会社内 勝村 英則
【発明者】	
【住所又は居所】	大阪府門真市大字門真 1 0 0 6 番地
【氏名】	松下電子部品株式会社内 井上 竜也
【発明者】	
【住所又は居所】	大阪府門真市大字門真 1 0 0 6 番地
【氏名】	松下電子部品株式会社内 加賀田 博司
【特許出願人】	
【識別番号】	000005821
【氏名又は名称】	松下電器産業株式会社
【代理人】	
【識別番号】	100097445
【弁理士】	
【氏名又は名称】	岩橋 文雄
【選任した代理人】	
【識別番号】	100103355
【弁理士】	
【氏名又は名称】	坂口 智康
【選任した代理人】	
【識別番号】	100109667
【弁理士】	
【氏名又は名称】	内藤 浩樹
【手数料の表示】	
【予納台帳番号】	011305
【納付金額】	16,000円
【提出物件の目録】	
【物件名】	特許請求の範囲 1
【物件名】	明細書 1
【物件名】	図面 1
【物件名】	要約書 1
【包括委任状番号】	9809938

【書類名】 特許請求の範囲

【請求項 1】

バリスタ層と、前記バリスタ層を積層した基板とを備え、前記バリスタ層は少なくとも酸化ビスマスを含有する材料からなり、前記バリスタ層と前記基板とを焼結させて前記酸化ビスマスを前記基板に拡散させ、前記基板に酸化ビスマス拡散層を設けた静電気対策部品。

【請求項 2】

前記基板はアルミナ基板とした請求項 1 記載の静電気対策部品。

【請求項 3】

前記基板はガラスを含有するガラスセラミック層を前記アルミナ基板に積層して形成した請求項 2 記載の静電気対策部品。

【請求項 4】

前記ガラスを前記アルミナ基板に拡散させ、前記アルミナ基板にガラス拡散層を設けた請求項 3 記載の静電気対策部品。

【請求項 5】

前記ガラスセラミック層と前記アルミナ基板との間に接着層を設けるとともに、前記接着層を介して前記ガラスを前記アルミナ基板に拡散させ、前記アルミナ基板にガラス拡散層を設けた請求項 3 記載の静電気対策部品。

【請求項 6】

前記バリスタ層にガラスを含有するガラスセラミック層を積層した請求項 1 記載の静電気対策部品。

【請求項 7】

前記バリスタ層は、バリスタ材料の粉末を含有する未焼成のグリーンシートを複数積層するとともに焼成して形成しており、前記バリスタ材料の粉末の平均粒径を  $0.5 \sim 2.0 \mu\text{m}$  とした請求項 1 記載の静電気対策部品。

【請求項 8】

前記バリスタ材料は、主成分を酸化亜鉛とするとともに、添加物を少なくとも酸化ビスマスとし、前記酸化ビスマスの粉末の平均粒径を  $1.0 \mu\text{m}$  以下とした請求項 7 記載の静電気対策部品。

【請求項 9】

前記バリスタ層と前記基板との間に接着層を設けるとともに、前記接着層を介して前記酸化ビスマスを前記基板に拡散させた請求項 1 記載の静電気対策部品。

【請求項 10】

前記基板は、電子部品回路を形成した回路基板とした請求項 1 記載の静電気対策部品。

【請求項 11】

前記基板には、前記バリスタ層を積層した側と反対の側に、電子部品回路を形成した回路層を積層した請求項 1 記載の静電気対策部品。

【請求項 12】

前記基板は、低焼成温度セラミック基板とした請求項 1 記載の静電気対策部品。

【書類名】 明細書

【発明の名称】 静電気対策部品

【技術分野】

【０００１】

本発明は、各種電子機器等に用いる静電気対策部品に関するものである。

【背景技術】

【０００２】

以下、従来の静電気対策部品について図面を参照しながら説明する。

【０００３】

近年、携帯電話等の電子機器の小型化、高性能化は急速に進み、それに伴い電子機器回路が高密度化し電子機器の耐電圧は低下している。そのため、人体と電子機器の端子が接触したときに発生する静電気パルスによる機器内部の電気回路の破壊が増えてきている。

【０００４】

従来、このような静電気パルスへの対策としては、静電気が入るラインとグランド間に積層チップバリスタ等を設け、静電気をバイパスさせ、電子機器の電気回路に印加される電圧を抑制する方法が行われている。

【０００５】

図９は上記積層チップバリスタの断面図である。

【０００６】

図９において、積層チップバリスタは、内部電極１を有するバリスタ層２と、このバリスタ層２の端面に内部電極１と接続された端子３とを備えている。バリスタ層２の上下面には保護層４が設けられている。

【０００７】

なお、静電気パルスの対策に用いられる従来の積層チップバリスタに関連する先行技術文献情報としては、例えば、特許文献１が知られている。

【特許文献１】 特開平８－３１６１６号公報

【発明の開示】

【発明が解決しようとする課題】

【０００８】

上記従来の積層チップバリスタでは、バリスタ層２の物理的な強度の制約から、ある程度の厚みを確保しなければ割れや欠けが生じるため、薄型化が困難であるという問題点を有していた。

【０００９】

例えば、長さ１．２５mm、幅２．０mm程度の積層チップバリスタの場合、０．５mm程度以上の厚みが必要であり、これ以上に厚さを薄くする場合は、長さや幅を小さくせざるを得ず、微小サージ電圧に対するバリスタ特性を保持したまま薄型化を図ることは困難であった。

【００１０】

本発明は上記問題点を解決するもので、微小サージ電圧に対するバリスタ特性を保持しつつ、薄型化を図った静電気対策部品を提供することを目的としている。

【課題を解決するための手段】

【００１１】

上記目的を達成するために本発明は、以下の構成を有する。

【００１２】

本発明は、バリスタ層と、前記バリスタ層を積層した基板とを備え、前記バリスタ層は少なくとも酸化ビスマスを含有する材料からなり、前記バリスタ層と前記基板とを焼結させて前記酸化ビスマスを前記基板に拡散させ、前記基板に酸化ビスマス拡散層を設けた構成である。

【発明の効果】

【００１３】

本発明によれば、基板にバリスタ層を積層しているので、バリスタ層の機械的強度が小さくても、基板の機械的強度が付加されるため、薄型化を図ることができる。

#### 【0014】

特に、単に基板にバリスタ層を積層しただけでは、バリスタ層と基板との剥離が生じ易いが、バリスタ層は少なくとも酸化ビスマスを含有する材料からなり、このバリスタ層と基板とを焼結させて酸化ビスマスを基板に拡散させ、基板に酸化ビスマス拡散層を設けているので、バリスタ層と基板とが一体的な物質となり、バリスタ層と基板との界面部分における剥離を防止することができる。

#### 【0015】

この結果、微小サージ電圧に対するバリスタ特性を保持しつつ、薄型化を図った静電気対策部品を提供することができる。

#### 【発明を実施するための最良の形態】

#### 【0016】

以下、本発明の実施の形態を用いて、本発明の全請求項に記載の発明について説明する。

#### 【0017】

図1は本発明の一実施の形態における静電気対策部品の断面図、図2は同静電気対策部品の分解斜視図、図3は同静電気対策部品の斜視図である。

#### 【0018】

図1～図3において、本発明の一実施の形態における静電気対策部品は、複数の平面状の内部電極11を埋設したバリスタ層12と、このバリスタ層12を積層したアルミナを含有する基板13と、バリスタ層12の内部電極11に接続し、バリスタ層12の側面に形成した端子14とを備えている。

#### 【0019】

バリスタ層12は、酸化亜鉛を主成分とし、少なくとも酸化ビスマスを添加物とするバリスタ材料の粉末を含有した未焼成のグリーンシート15を複数積層するとともに焼成して形成している。特に、バリスタ材料の粉末の平均粒径は $0.5 \sim 2.0 \mu\text{m}$ とするとともに、酸化ビスマスの粉末の平均粒径は $1.0 \mu\text{m}$ 以下としている。このグリーンシート15に銀等の材料からなる平面状の導電ペーストを積層すれば、バリスタ層12に内部電極11を埋設させることができる。

#### 【0020】

また、バリスタ層12と基板13とは焼結させてバリスタ層12の酸化ビスマスを基板13に拡散させ、基板13に酸化ビスマス拡散層16を形成している。バリスタ材料の粉末を含有した未焼成のグリーンシート15を焼成してバリスタ層12を形成することと、バリスタ層12と基板13との焼結は同時に行っている。この際、図4に示すように、基板13に含有されたアルミナ粒子の界面に酸化ビスマス粒子17が介在するように、酸化ビスマスは基板13に拡散される。基板13を低焼成温度セラミック基板（低温度で焼成可能な未焼成のセラミックシートを焼成して形成するもの）とすれば、低温度で焼成可能な未焼成のセラミックシートにバリスタ材料の粉末を含有した未焼成のグリーンシート15を積層し、これらを一般の温度よりも低い焼成温度で同時焼成して、バリスタ層12と基板13とを焼結させられるので、内部電極11として銀等の材料を用いても、熱に起因した悪影響を内部電極11に与えることもない。

#### 【0021】

さらに、図5に示すように、バリスタ層12と基板13との焼結前には、バリスタ層12と基板13との間に接着層18を設けており、バリスタ層12と基板13との焼結の際に、この接着層18を介して酸化ビスマスを基板13に拡散させている。焼結後には、この接着層18は完全に消失する、または、その成分の一部が接着層18として残存する、または、その成分の一部がバリスタ層12または基板13に拡散している。バリスタ層12と基板13との界面近傍の成分組成分析グラフは図6に示すようになり、バリスタ層12には主成分の酸化亜鉛と酸化ビスマスが含有され、基板13には酸化ビスマスが拡散さ

れ、その含有量が多い部分に酸化ビスマス拡散層 16 が形成されている。

#### 【0022】

上記構成により、基板 13 にバリスタ層 12 を積層しているので、バリスタ層 12 の機械的強度が小さくても、基板 13 の機械的強度が付加されるため、薄型化を図ることができる。

#### 【0023】

特に、基板 13 はアルミナを含有するアルミナ基板 20 としているので、バリスタ層 12 の機械的強度よりもアルミナ基板 20 の機械的強度の方が大きくなり、バリスタ層 12 を非常に薄くするとともに、基板 13 そのものも非常に薄くしても、バリスタ層 12 に割れや欠けを発生することを抑制でき、薄型化をより図ることができる。

#### 【0024】

また、基板 13 にバリスタ層 12 を積層しただけでは、バリスタ層 12 と基板 13 との剥離が生じ易いが、バリスタ層 12 は少なくとも酸化ビスマスを含む材料からなり、このバリスタ層 12 と基板 13 とを焼結させて酸化ビスマスを基板 13 に拡散させ、基板 13 に酸化ビスマス拡散層 16 を設けているので、バリスタ層 12 と基板 13 とが一体的な物質となり、バリスタ層 12 と基板 13 との界面部分における剥離を防止することができる。

#### 【0025】

特に、バリスタ層 12 と基板 13 との間に接着層 18 を設けるとともに、この接着層 18 を介して酸化ビスマスを基板 13 に拡散させているので、酸化ビスマスがバリスタ層 12 から基板 13 に拡散される際、バリスタ層 12 と基板 13 との剥離が抑制された状態で酸化ビスマスが拡散されるので、拡散されやすくなる確に基板 13 に酸化ビスマス拡散層 16 を形成して、バリスタ層 12 と基板 13 との剥離を防止することができる。

#### 【0026】

さらに、バリスタ材料の粉末の平均粒径を  $0.5\mu\text{m} \sim 2.0\mu\text{m}$  としているので、平均粒径が小さすぎてバリスタ材料の粉末を含む未焼成のグリーンシート 15 を形成できなくなったり、平均粒径が大きすぎてグリーンシート 15 を焼成することができなくなったりすることを抑制できる。特に、酸化ビスマスの粉末の平均粒径を  $1.0\mu\text{m}$  以下とすることにより基板 13 へ拡散させやすく、より剥離を防止することができる。

#### 【0027】

なお、図 7 に示すように、基板 13 はガラスを含むガラスセラミック層 19 をアルミナ基板 20 に積層し、バリスタ層 12 の酸化ビスマスをガラスセラミック層 19 に拡散させてガラスセラミック層 19 に酸化ビスマス拡散層 16 を形成するとともに、ガラスセラミック層 19 のガラスをアルミナ基板 20 に拡散させてアルミナ基板 20 にガラス拡散層 21 を形成してもよい。これにより、バリスタ層 12 とガラスセラミック層 19 とアルミナ基板 20 とが互いに剥離されにくくなり、特に、バリスタ層 12 はガラスセラミック層 19 と接触しているので、アルミナ基板 20 とバリスタ層 12 とが接触している場合に比べて、アルミナ基板 20 がバリスタ層 12 に与える影響が少なく、バリスタ特性の劣化を抑制できる。

#### 【0028】

また、図 8 に示すように、ガラスセラミック層 19 とアルミナ基板 20 との間に接着層 18 を設けるとともに、接着層 18 を介してガラスをアルミナ基板 20 に拡散させてもよい。この場合、バリスタ層 12 と基板 13 との焼結の際に、この接着層 18 を介してガラスをアルミナ基板 20 に拡散させている。焼結後には、この接着層 18 は完全に消失する、または、その成分の一部が接着層 18 として残存する、または、その成分の一部がバリスタ層 12 またはアルミナ基板 20 に拡散している。これにより、ガラスがガラスセラミック層 19 からアルミナ基板 20 に拡散される際、ガラスセラミック層 19 とアルミナ基板 20 との剥離が抑制された状態でガラスが拡散されるので、拡散されやすくなる確にアルミナ基板 20 にガラス拡散層 21 を形成して、ガラスセラミック層 19 とアルミナ基板 20 との剥離を防止することができる。

#### 【００２９】

さらに、バリスタ層１２の上面にガラスを含有するガラスセラミック層１９を積層してもよく、これによれば、バリスタ層１２の酸化ビスマスがバリスタ層１２の表面から空气中に放散されることが抑制され、酸化ビスマスが基板１３に拡散されやすくなり、バリスタ層１２と基板１３との剥離を防止しやすくなる。

#### 【００３０】

このような静電気対策部品に別の抵抗やコイルやコンデンサ等からなる電子回路を形成してもよい。例えば、電子部品回路を形成した回路基板を本発明の基板として用いたり、バリスタ層１２を積層した側と反対側の基板１３の面に、電子部品回路を形成した回路層を積層したりしてもよい。電子部品回路は、薄膜形成等で形成すれば薄型化も可能である。

#### 【産業上の利用可能性】

#### 【００３１】

以上のように本発明にかかる静電気対策部品は、微小サージ電圧に対するバリスタ特性を保持しつつ、薄型化を図ることができるので、各種電子機器等に適用できる。

#### 【図面の簡単な説明】

#### 【００３２】

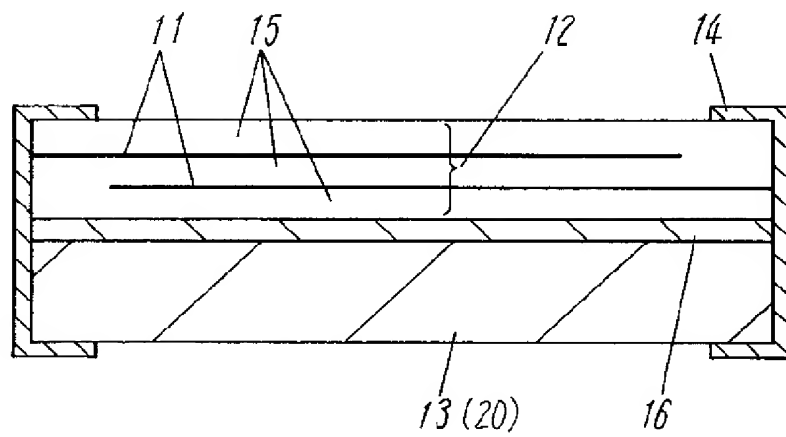
- 【図１】 本発明の一実施の形態における静電気対策部品の断面図
- 【図２】 同静電気対策部品の分解斜視図
- 【図３】 同静電気対策部品の斜視図
- 【図４】 基板に拡散された酸化ビスマスの状態を示す基板の拡大模式図
- 【図５】 バリスタ層と基板との焼結前における同静電気対策部品の断面図
- 【図６】 同静電気対策部品の成分組成分析グラフ
- 【図７】 他の実施の形態における静電気対策部品の断面図
- 【図８】 バリスタ層と基板との焼結前における同静電気対策部品の断面図
- 【図９】 従来の静電気対策部品の積層チップバリスタの断面図

#### 【符号の説明】

#### 【００３３】

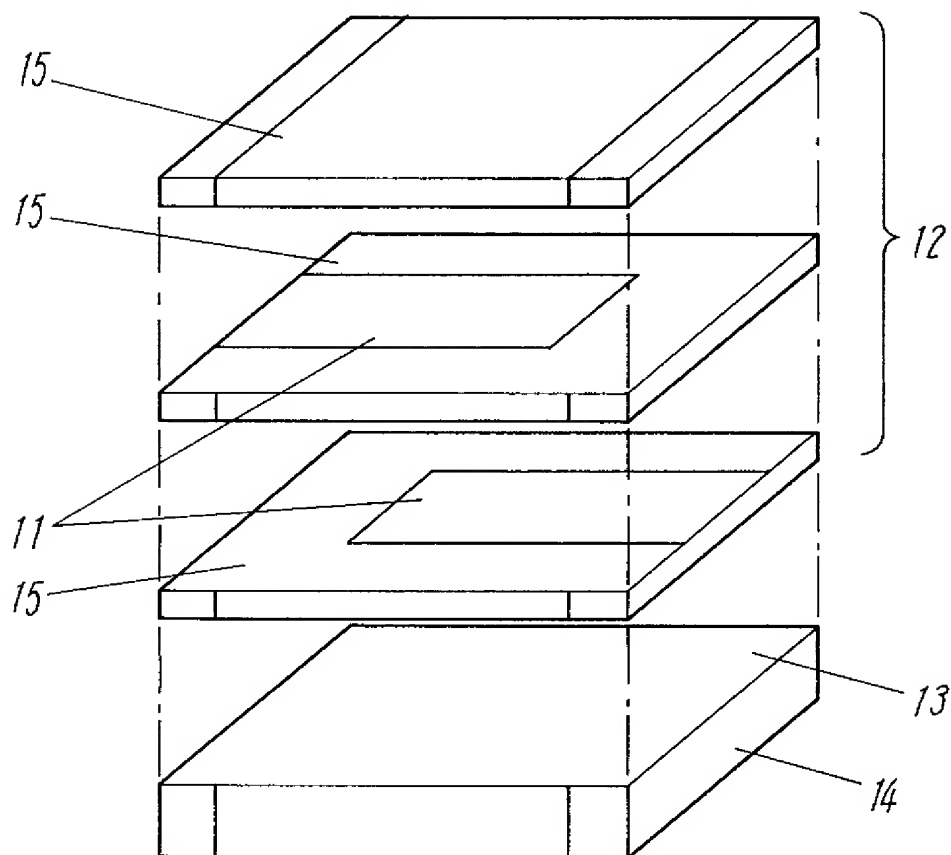
- １１ 内部電極
- １２ バリスタ層
- １３ 基板
- １４ 端子
- １５ グリーンシート
- １６ 酸化ビスマス拡散層
- １７ 酸化ビスマス粒子
- １８ 接着層
- １９ ガラスセラミック層
- ２０ アルミナ基板
- ２１ ガラス拡散層



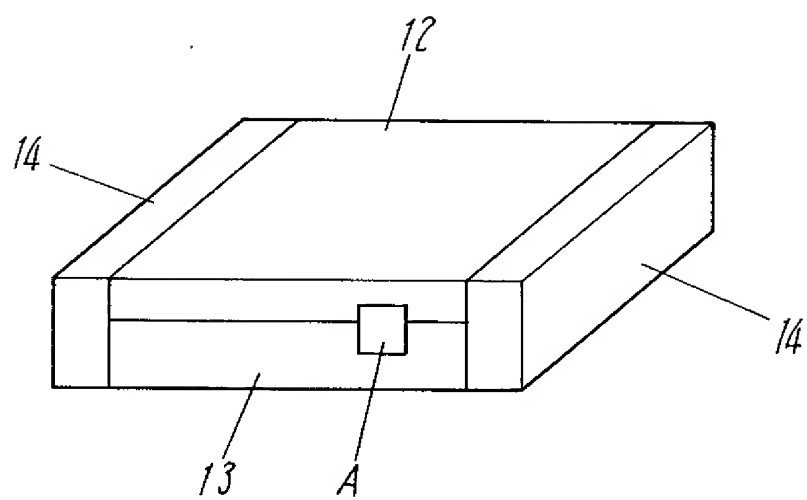


- 11 内部電極
- 12 バリスタ層
- 13 基板
- 14 端子
- 15 グリーンシート
- 16 酸化ビスマス  
拡散層

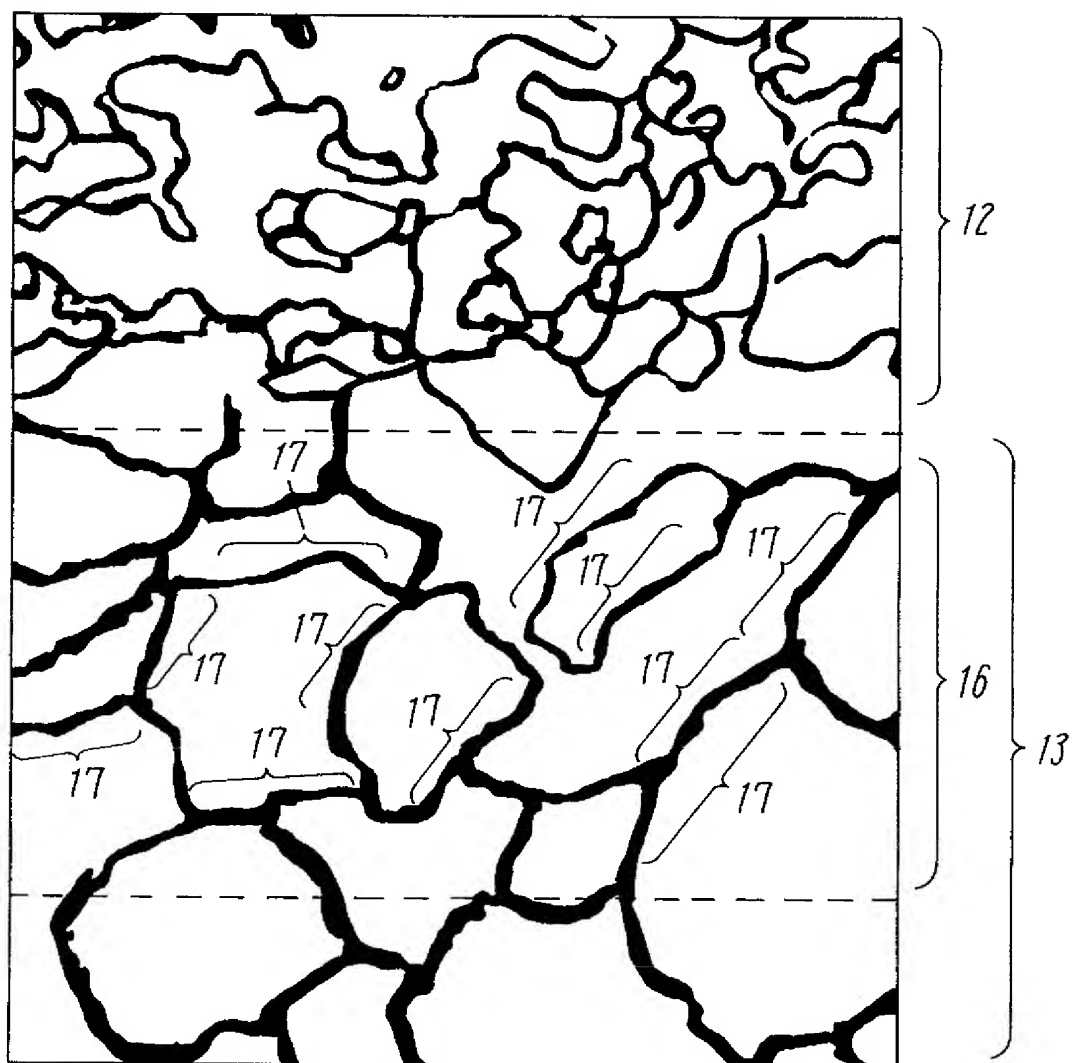
【図 2】



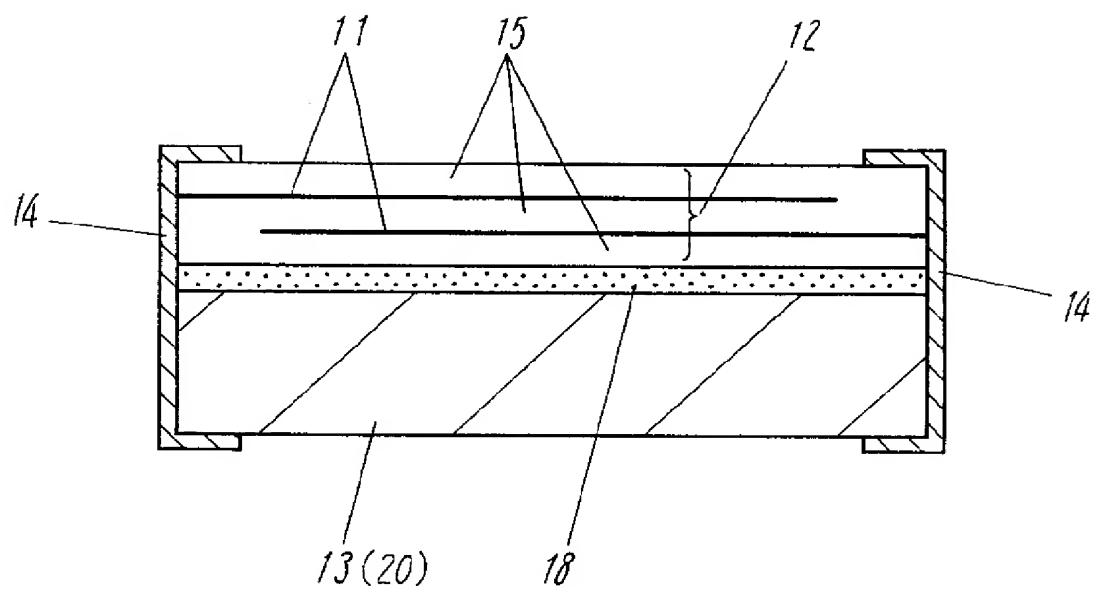
【図 3】



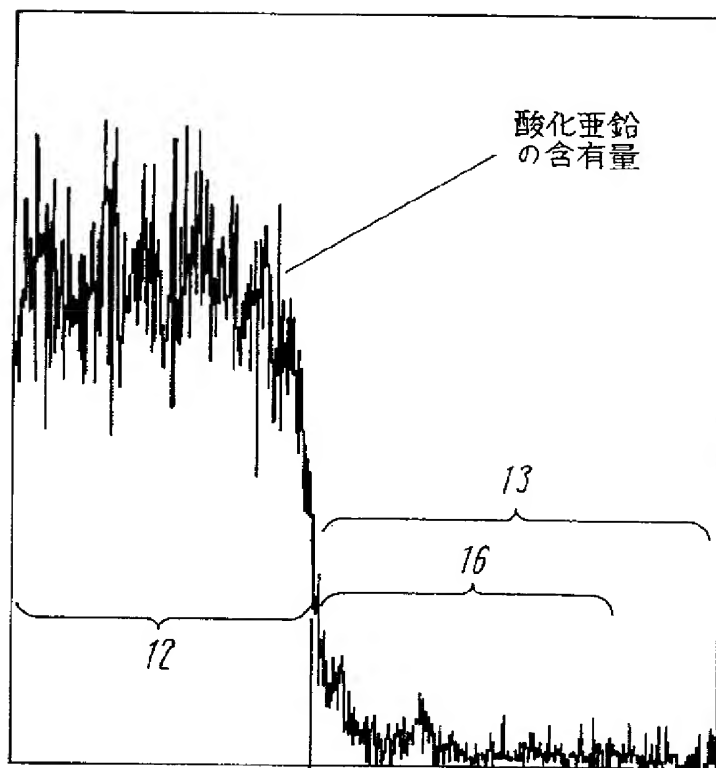
【图 4】



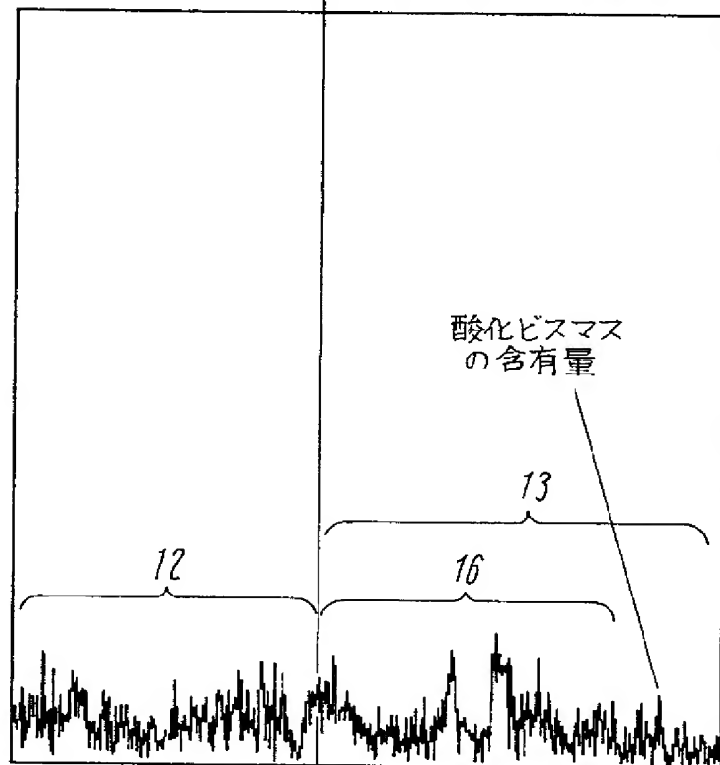
【図 5】



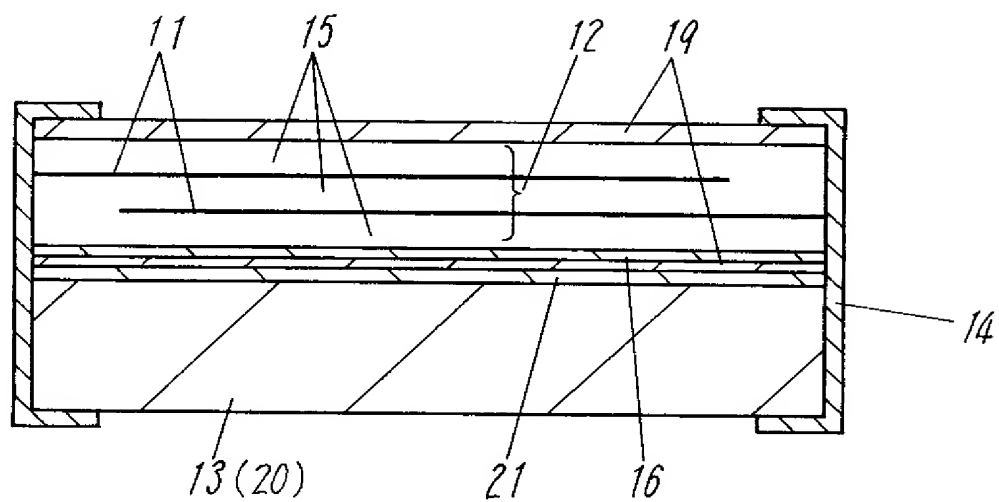
(a)



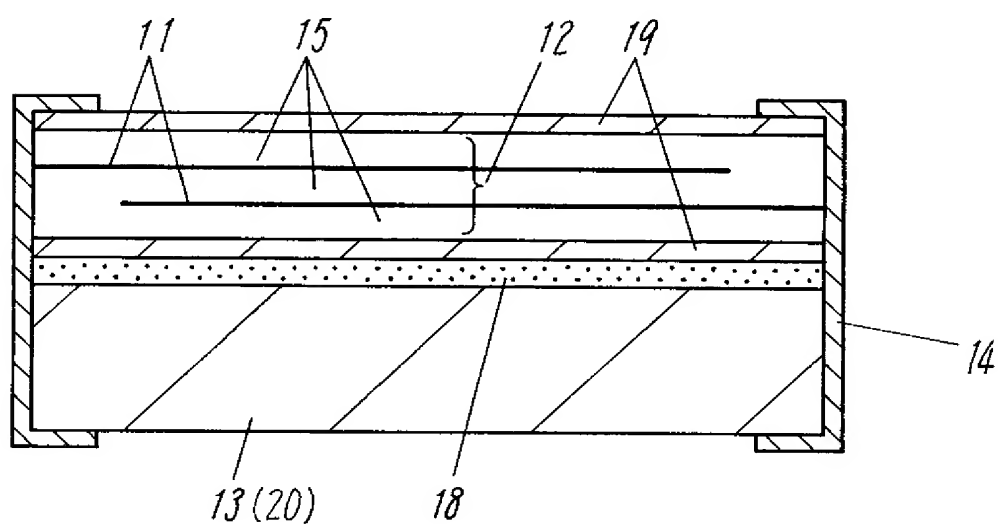
(b)



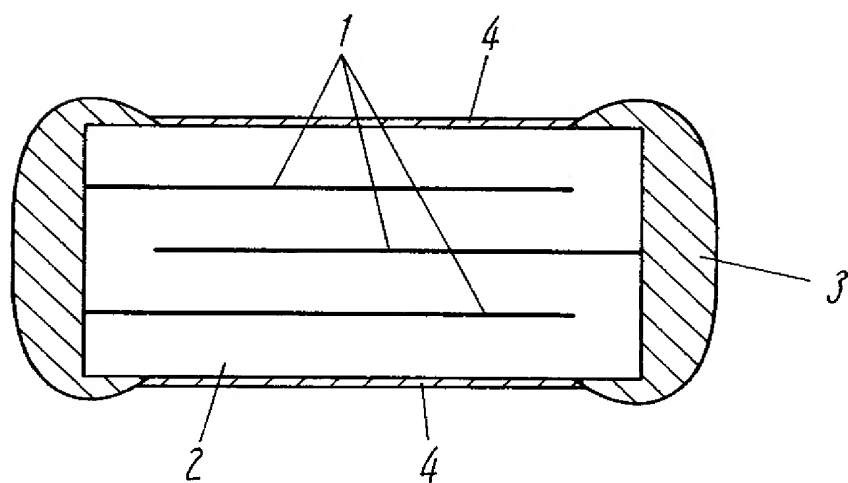
【図 7】



【図 8】



【図 9】



【書類名】 要約書

【要約】

【課題】 本発明は、微小サージ電圧に対するバリスタ特性を保持しつつ、薄型化を図った静電気対策部品を提供することを目的としている。

【解決手段】 複数の平面状の内部電極 1 1 を埋設したバリスタ層 1 2 と、このバリスタ層 1 2 を積層したアルミナを含有する基板 1 3 と、バリスタ層 1 2 の内部電極 1 1 に接続し、バリスタ層 1 2 の側面に形成した端子 1 4 とを備え、バリスタ層 1 2 と基板 1 3 とは焼結させてバリスタ層 1 2 の酸化ビスマスを基板 1 3 に拡散させ、基板 1 3 に酸化ビスマス拡散層 1 6 を形成した構成である。

【選択図】 図 1

## 出願人履歴

0 0 0 0 0 5 8 2 1

19900828

新規登録

大阪府門真市大字門真 1 0 0 6 番地

松下電器産業株式会社